Welcome To POW002 eRTC 基於CIP PICs之混合式數位電源設計



報名網址: https://attendee.gotowebinar.com/register/8859329656658073615

切換式電源發展歷史悠久,對於智能電源的需求與日俱增,而當系統複雜度上升時,工程師們不免直覺得往全數位電源的方向思考與設計。然而動輒全數位控制,不僅對多數的硬體工程師產生極大挑戰與壓力,對於系統適用性角度而言,想維持傳統類比控制變得不容易。其實類比控制到全數位控制之間,還存在另一種可能性:混合式數位控制。此課程即以混合式數位控制作為培訓基礎,依序教學傳統類比補償迴路設計與計算、變更設計至混合式數位控制方式、實際範例簡介與動手實務範例過程。

課程議程簡介

- Analog Compensator Design Overview
- Hybrid PWM Controller Devices and Applications
- Design Examples and Tips
- ♣ Hybrid PWM Controllers Tools Ecosystem
- Device Configuration Walkthrough

講師簡介



演講嘉賓: Edward Lee - Power ESE

簡歷:從 2003 年開始專注於切換式電源研發,多以大瓦數應用為主,專精於 UPS、Inverter、Smart Charger 與 Lighting 等。於 2009 加入 Microchip 團隊,主要負責協助客戶開發數位電源相關產品,對於數位電源應用相當熟悉,同時帶領 Microchip 亞太區電源團隊面對各種電源挑戰。為服務更多客戶,並於2021 年出版了數位電源入門實作書籍『混合式數位與全數位電源控制實戰』。

友善提醒注意事項

- ✓ 本次 eRTC 為線上授課模式,為求最佳參與體驗,建議登入前確認網路品質。
- ✓ 課程期間預計會有短暫休息抽咖啡券或 7-11 禮券活動。避免網路品質問題而錯失中獎機會,問答抽獎環節將以全答對為抽獎方式,不以搶答方式進行。
- ✓ 結束前,另有問券調查,完整填寫問券的嘉賓將可另外收到講稿電子檔的連結哦!
- ✓ 需要開發工具折價券的朋友,也請於問券調查中勾選需要開發工具折價券即可。